

Тема: Изучение основ реализации оперативных запоминающих устройств

Составитель: Понамарева Ксения

Библиографический список

1. Каган Б.М. Электронно-вычислительные машины и системы/ Б.М.Каган - М.: Радио и связь,1991
2. Смирнов А.Д. Архитектура вычислительных систем/А.Д.Смирнов - М.: Радио и связь,1990
3. Научно-популярный журнал о компьютерах Подводная лодка №10,1998
4. Оперативные запоминающие устройства – 2016 [Электронный ресурс]. Дата обновления 31 января 2016 г. URL: <http://3ys.ru/organizatsiya-protssessa-avtomatizirovannogo-proektirovaniya/operativnye-zapominayushchie-ustrojstva.html> (Дата обращения31.01.2016)
5. Оперативно запоминающее устройство регистрового типа – 2005-2016 [Электронный ресурс]. Дата обновления 29 января 2016 г. URL: http://dplm2008.narod.ru/str/komplekts/ozy_reg.html (Дата обращения31.01.2016)
6. Запоминающие устройства ЭВМ -2016[Электронный ресурс]. Дата обновления 19 января 2016 г. URL: <http://itmu.vsuet.ru/Subjects/Architecture/tema5.htm> (Дата обращения31.01.2016)
7. Организация системы памяти. Оперативные запоминающие устройства. Аппаратурная реализация системы памяти на БИС. Внешняя память. [Электронный ресурс]. Дата обновления 15 декабря 2014г. URL: <http://lektsii.net/1-28527.html> (Дата обращения31.01.2016)
8. Евреинов Э.В., Бутыльский Ю.Т., Мамзелев И.А. Цифровая вычислительная техника/Э.В. Евреинов, Ю.Т. Бутыльский, И.А.Мамзелев - М.: Радио и связь,1991
9. Архитектура компьютера – 2016 [Электронный ресурс]. Дата обновления 29 января 2015 г. URL: <http://rus-linux.net/MyLDP/BOOKS/programming-ground-up/02/groundup-ru-02-05.html> (Дата обращения31.01.2016)
- 10.Конструкторско-технологическое проектирование электронной аппаратуры: Учебник для вузов / К. И. Билибин, А. И. Власов, Л. В. Журавлёва и др. Под общ. ред. В. А. Шахнова. М.: Изд-во МГТУ им. Н. Э. Баумана, 2002. 528 с.

